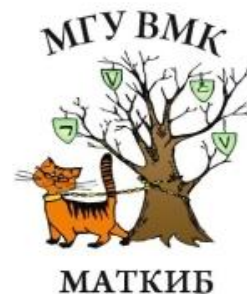


Специальный семинар



Теория управляющих систем и математические модели СБИС

В пятницу **23.XI** в **16:20** ауд. **508**, состоится доклад
приглашенного докладчика **Юрия Панчула**:

Новые тенденции проектирования интегральных схем искусственного интеллекта в Кремниевой долине

Аннотация: Концепция проектирования специализированного чипа для применения в задачах искусственного интеллекта беспокоит научное и инженерное сообщество уже последние 7-10 лет. Поскольку в последние годы законы Мура перестают действовать, развитие классических вычислительных систем несколько притормозилось, но задачи, требующие высокой вычислительной мощности, в том числе и по разработке нейронных сетей, остались. Проблема усугубляется еще и тем, что стали доступны огромные массивы Больших данных, что вдохнуло новую жизнь в разработку ИНС. Выход из ситуации – также как это было в системах майнинга блок-чейн – в разработке специализированных чипов, позволяющих строить ИНС на аппаратном уровне. В настоящее время данной проблемой занимаются сотни ведущих мировых компаний, в том числе, – Intel, AMD, Google, Apple, Samsung и тд. В России в данной сфере также активно ведутся разработки, например, в компании IVA Technologies в рамках создания нейропроцессора для тензорных вычислений, и т.д.

На семинаре Юрий Панчул, старший инженер Wave Computing, представит свой опыт разработки аппаратных нейросистем на базе передового технологического уровня 7 нм. Юрий также расскажет про людей, которые занимаются такими разработками – организация команды разработки чипа, чем занимаются и как взаимодействуют друг с другом различные специалисты.

