

Спецсеминар

«Теория управляющих систем и математические модели СБИС»

Тема доклада: Обзор по теме «Методы аппаратной реализации операции умножения разреженной матрицы на вектор для программируемых логических интегральных схем.

Докладчик: Хзмалян Давид

Дата доклада: 21 сентября 2018 года, ауд. 508

Аннотация доклада:

Доклад посвящен обзору методов быстрого умножения разреженных матриц на вектор на базе программируемых логических интегральных схем (ПЛИС). В его рамках будет описана простая (но эффективная) реализация данной операции на ПЛИС.

Литература:

1. Nan Wang “Sparse Matrix-Vector Multiplication using FPGA” 2015.
2. L. Zhuo, and V. K. Prasanna. "Sparse matrix-vector multiplication on FPGAs." 2005.
3. Sun , Peterson, Storaasli “Sparse Matrix-Vector Multiplication Design on FPGAs” 2007.
4. El Gindy, Shue On Sparse Matrix Multiplication with FPGA-based System 2002.