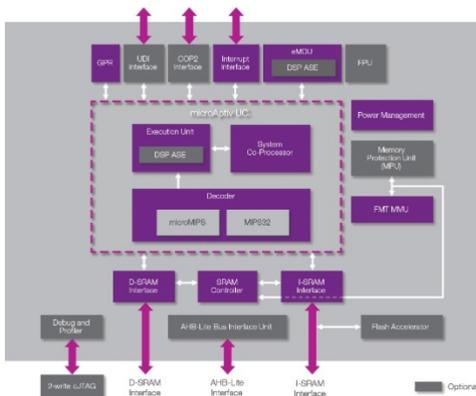


# Семинар MIPSfpga

МГУ ВМК, 10 ноября, 16:00-20:00

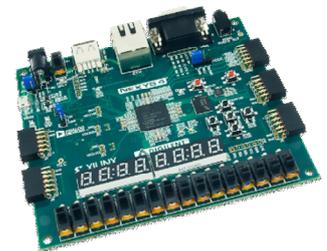
Разработчик микропроцессорных ядер MIPS, компания Imagination Technologies, в сотрудничестве с ведущими российскими университетами проводит в России серию семинаров, посвященных новому продукту для образования MIPSfpga. Однодневный семинар для студентов МГУ пройдет 10 ноября 2015 г. на факультете ВМК МГУ.



MIPSfpga – образовательная версия ядра MIPS microAptiv UP, используемого в промышленности, которое можно реализовать при помощи программируемых логических интегральных схем (ПЛИС).

## В рамках семинара:

1. Вы познакомитесь с основами работы с ПЛИС и сможете реализовать процессор MIPSfpga на ПЛИС фирм Altera и Xilinx.
2. Вы увидите работу процессора в замедленном режиме, наблюдая за изменением регистров, состоянием процессорного конвейера, кэшей, устройства управления памятью.
3. Вы узнаете о современных направлениях создания систем на кристалле.



Для регистрации студентам МГУ необходимо отправить письмо до 9 ноября на адрес [brdanilov@cs.msu.ru](mailto:brdanilov@cs.msu.ru) (Данилов Борис Радиславович) с указанием Вашего факультета, фамилии, имени, отчества. Количество мест ограничено.

